

# 연구실원 모집

## 모집 대상

### 대학원 진학 희망자

대학원 등록금 및 생활비 지원  
남자의 경우 군필 또는 병역특례 희망자  
※ 해외 박사 과정에 관심있는 학생 환영

### 디지털 회로 설계 연구 희망자

디지털 칩을 설계해 보고 싶은 사람  
FPGA/VLSI/ASIC/SoC에 관심이 많은 사람

### 인공지능 프로세서 연구 희망자

인공지능 프로그래밍에 관심이 많은 사람

## 지원 방법

### 지원서 E-mail 제출

지원서 : <http://soc.seoultech.ac.kr>  
[chokwonneung@seoultech.ac.kr](mailto:chokwonneung@seoultech.ac.kr)

### 문의 사항

연구실 : 창학관 219호  
전화 : 02) 970 - 9888  
카페 : <http://cafe.naver.com/intellino>

※ 연락 후 방문, 상담 하실 수 있습니다.

## 연구실 활동

### Processor / SoC 설계

FPGA Prototyping  
ASIC Chip Design  
Embedded System Design

### 학술 활동

국내·외 학회 참석 및 논문발표  
교육 및 세미나 참석

### 연구 활동

인공지능 하드웨어 구조  
저전력 SoC 프로세서  
멀티코어 가속기 구조

