

[제 2024-719 호]

수료증

성 명 : 김래형

소속/직급 : 서울과학기술대학교 / 학사과정

교육 과정 : AMD Xilinx FPGA HW 구성 이해 및 설계

교육 기간 : 2024년 05월 22일 ~ 2024년 05월 24일 (18시간)

위의 교육과정을 수료하였으므로
이 증서를 수여합니다.

2024년 05월 24일



반도체설계교육센터
소장 박인철

