

[제 2025-380 호]

수료증

성명 : 이다영

소속/직급 : 서울과학기술대학교 / 학사과정

교육과정 : VerilogHDL을 사용한 CNN의 FPGA 구현

교육기간 : 2025년 07월 07일 ~ 2025년 07월 08일 (12시간)

위의 교육과정을 수료하였으므로
이 증서를 수여합니다.

2025년 07월 08일



전남대 IDEA 캠퍼스
센터장 최수일

