

[제 2026-310 호]

수료증

성명 : 김래형

소속/직급 : 서울과학기술대학교 / 석사과정

교육과정 : [Cadence] 디지털 프론엔드 RTL 기반 디지털 설계
합성 방법 (Genus)

교육기간 : 2026년 04월 13일 ~ 2026년 04월 14일 (12시간)

위의 교육과정을 수료하였으므로
이 증서를 수여합니다.

2026년 04월 14일



반도체설계교육센터
소장 박인철

